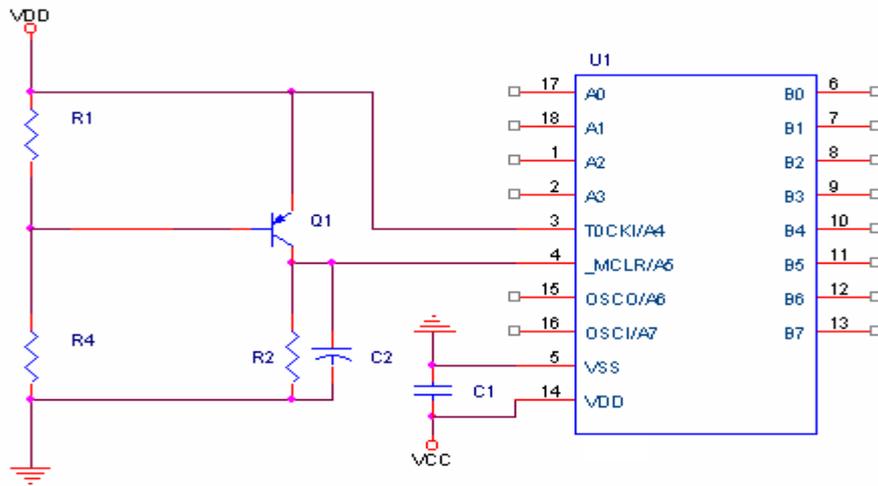


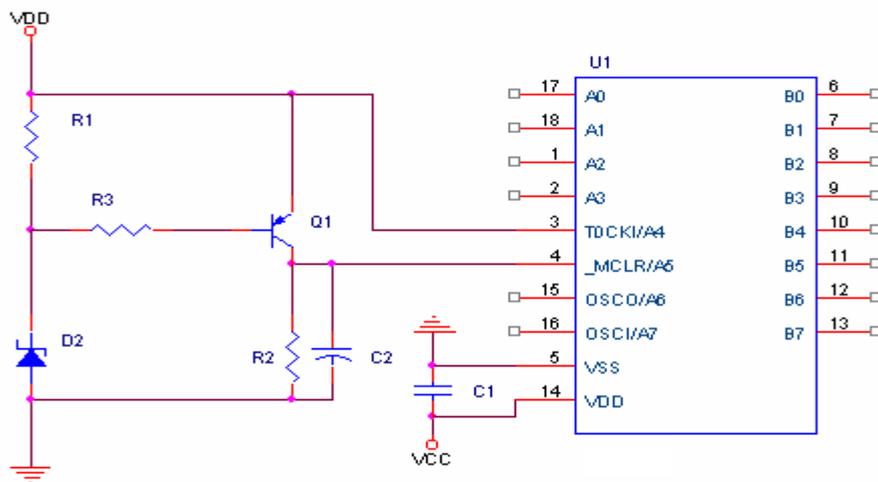
AT8PE5X 加強抗雜訊能力之電路及電路佈局

1. 在VDD 及 VSS 加上一個電容(建議 0.1uF 依實際使用狀況調整), 電容和VDD及VSS線距儘量靠近.
2. 以下應用線路C1,C2均為0.1u,C3=4.7uF

RESET PIN 的應用線路(1)



RESET PIN 的應用線路(2)



RESET PIN 的應用線路(3)

